

27128

型 名	社 名	温度範囲 (℃)	スイッチング特性					電 源		入 力			出力/測定電流			備 考 [*typ]
			TAAC max (ns)	TCAC max (ns)	T _{OH} max (ns)	T _{OE} max (ns)	T _{OD} max (ns)	V _{DD} (V)	I _{DD} /STANDBY (mA)	V _{IL} max (V)	V _{IH} min (V)	C _I max (pF)	V _{OL} /I _{VOL} max (V/mA)	V _{OH} /I _{VOH} min (V/mA)	C _O max (pF)	
27128-20	SEEQ	0~70	200	200		75	60	4.5~5.5	100/30	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
27128-25	SEEQ	0~70	250	250		100	60	4.5~5.5	100/30	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
27128-30	SEEQ	0~70	300	300		120	105	4.5~5.5	100/30	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
27128-45	SEEQ	0~70	450	450		150	130	4.5~5.5	100/30	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
27128B-110V05	INTEL	0~70	110	110	0	55	45	4.75~5.25	100/40	0.8	2	4*	0.45/2.1	2.4/0.4	8*	
27128B-135V05	INTEL	0~70	135	135	0	65	55	4.75~5.25	100/40	0.8	2	4*	0.45/2.1	2.4/0.4	8*	
27128B-150V10	INTEL	0~70	150	150	0	65	55	4.5~5.5	100/40	0.8	2	4*	0.45/2.1	2.4/0.4	8*	
27916	INTEL	0~70	250	250		100	60	4.75~5.25	100/40	0.8	2	6	0.45/2.1	2.4/0.4	12	
27916-3	INTEL	0~70	300	300		120	105	4.75~5.25	100/40	0.8	2	6	0.45/2.1	2.4/0.4	12	
27916-4	INTEL	0~70	450	450		150	130	4.75~5.25	100/40	0.8	2	6	0.45/2.1	2.4/0.4	12	
Am27128-15DC	AMD	0~70	150	150		75	60	4.5~5.5	100/25	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
Am27128-1DC	AMD	0~70	150	150		75	60	4.75~5.25	100/25	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
Am27128-20DC	AMD	0~70	200	200		75	60	4.5~5.5	100/25	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
Am27128-25DC	AMD	0~70	250	250		100	85	4.5~5.5	100/25	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
Am27128-2DC	AMD	0~70	200	200		75	60	4.75~5.25	100/25	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
Am27128-30DC	AMD	0~70	300	300		120	105	4.5~5.5	100/25	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
Am27128-3DC	AMD	0~70	300	300		120	105	4.75~5.25	100/25	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
Am27128-45DC	AMD	0~70	450	450		150	130	4.5~5.5	100/25	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
Am27128-4DC	AMD	0~70	450	450		150	130	4.75~5.25	100/25	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
Am27128DC	AMD	0~70	250	250		100	85	4.75~5.25	100/25	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
C27128	INTEL	0~70	250	250		100	60	4.75~5.25	100/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12	Ce
C27128-25	INTEL	0~70	250	250		100	60	4.5~5.5	100/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
C27128-3	INTEL	0~70	300	300		120	105	4.75~5.25	100/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
C27128-30	INTEL	0~70	300	300		120	105	4.5~5.5	100/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
C27128-4	INTEL	0~70	450	450		150	130	4.75~5.25	100/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
C27128-45	INTEL	0~70	400	400		150	130	4.5~5.5	100/40	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
D27128A-1	INTEL	0~70	150	150		65	55	4.75~5.25	125/50	0.8	2	6	0.45/2.1	2.4/0.4	12	
D27128A-2	INTEL	0~70	200	200		75	55	4.75~5.25	125/50	0.8	2	6	0.45/2.1	2.4/0.4	12	
D27128A-20	INTEL	0~70	200	200		75	55	4.5~5.5	125/50	0.8	2	6	0.45/2.1	2.4/0.4	12	
D27128A-25	INTEL	0~70	250	250		100	60	4.5~5.5	125/50	0.8	2	6	0.45/2.1	2.4/0.4	12	
D27128A-3	INTEL	0~70	300	300		100	60	4.75~5.25	125/50	0.8	2	6	0.45/2.1	2.4/0.4	12	
D27128A-30	INTEL	0~70	300	300		100	60	4.5~5.5	125/50	0.8	2	6	0.45/2.1	2.4/0.4	12	
D27128A-STD	INTEL	0~70	250	250		100	60	4.75~5.25	125/50	0.8	2	6	0.45/2.1	2.4/0.4	12	
HM27128AG-17	HITACHI		170	170		75	55				0.8	2.0	6			
HM27128AG-20	HITACHI		200	200		75	55									
HM27128AG-25	HITACHI		250	250		100	60									
HM27128AG-30	HITACHI		300	300		120	60									
HN4827128G-25	HITACHI	0~70	250	250		100	85	4.75~5.25	100/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	Ce
HN4827128G-30	HITACHI	0~70	300	300		120	105	4.75~5.25	100/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	Ce
HN4827128G-45	HITACHI	0~70	450	450		150	130	4.75~5.25	100/35	0.8	2.0	6	0.45/2.1	2.4/0.4	12	Ce
MSL27128K	MITSUBISHI	-10~80	250	250		100	85	4.75~5.25	150/45	0.8	2.0	6	0.45/2.1	2.4/0.4	12	
MSL27128K-1	MITSUBISHI	-40~85	250	250		100	85	4.75~5.25	120/50	0.8	2.0	6	0.45/2.1	2.4/0.4	12	

128K nMOS UV-EPROM (16,384 × 8) 28PIN

●ピン接続

●特徴

- 入出力はすべて TTL コンパチブル。
- データ出力 DO は 3 ステート。
- Pin 26 をのぞき i2764 ピンコンパチブル。
- チップセレクトは 1 本で出力イネーブルあり。
- スタンバイモードあり。

●ブロック図

●電源

$V_{DD} : +5V$ Pin 28
 $V_{SS}(\text{GND})$ Pin 14
 $V_{PP} : +5V$ Pin 1

●動作表

入力		DO	動作
\overline{CS}	\overline{OE}		
H	X	High-Z	Stand by
L	H	High-Z	Operating
L	L	DO	Operating

PGM = V_{IH}

●波形

● READ ($\overline{OE} = L$)

● READ ($\overline{CS} = L$)